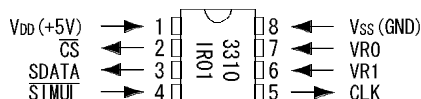


## CS3310及びPGA2310用スタンドアロンコントローラー (インターナショナル・レクティブファイア一様 特別仕様)

### 設定ゲイン

TACHYONIX3310IR01 出力可変範囲 Aカーブ模倣タイプ  
設定入力電圧0~V<sub>DD</sub>(+5V) → ミュート ~ +15.0dBに対応

### 端子配列



※電源端子は汎用ロジックICと逆に配置  
されておりますのでご注意ください。

### 絶対最大定格

電源投入下での周囲温度	-40°C~+125°C
保存温度	-65°C~+150°C
入出力ピン電圧	-0.3V~V <sub>DD</sub> +0.3V
電源電圧 V <sub>DD</sub>	0~7.0V
入出力クランプ電流	±20mA
最大出力シンク電流	25mA
最大出力ソース電流	25mA

### 推奨動作条件

電源電圧 V <sub>DD</sub>	4.75~5.25 (標準5.0) V
動作温度	0°C~+70°C

### パッケージ

・8pin Plastic DIP 300 mil

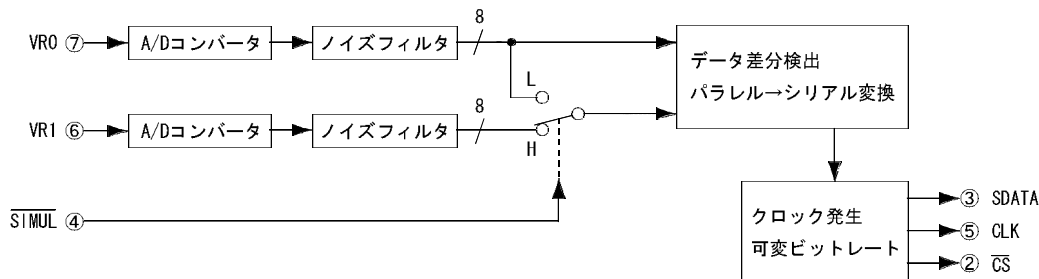
※保存温度、動作温度等の規定範囲に品番表示ラベルは  
含まれておりません。

### 端子説明

端子番号	端子記号	I/O	端子説明
1	V <sub>DD</sub>	-	電源端子。+5V(標準)
2	$\overline{CS}$	0	チップセレクト出力端子。CS3310, PGA2310等の $\overline{CS}$ 端子に直結可能。
3	SDATA	0	シリアルデータ出力端子。CS3310のSDATAI, PGA2310のSDI端子等に直結可能。
4	$\overline{STMUL}$	I	サイマルモードセレクト端子。アクティブL。H=独立モード, L=サイマルモード。TTLレベル。
5	CLK	0	転送クロック出力端子。CS3310, PGA2310等のSCLK端子に直結可能。
6	VR1	I	ゲイン設定アナログ入力端子。デジタイゼーション接続された、CS3310, PGA2310等のゲインを0~V <sub>DD</sub> (+5V)の電圧でコントロール。 (入力信号のインピーダンスは10kΩ以下を推奨)
7	VR0	I	ゲイン設定アナログ入力端子。本コントローラーICに直接接続された、CS3310, PGA2310等のゲインを0~V <sub>DD</sub> (+5V)の電圧でコントロール。 (入力信号のインピーダンスは10kΩ以下を推奨)
8	V <sub>SS</sub>	-	電源端子。GND

※動作の詳細につきましては弊社3310S\*\*Sデータシートをご参照ください。

### 内部処理ダイアグラム



Tachyonix Corporation  
株式会社タキオニクス

愛知県海部郡菟目寺町菟目寺郷中14  
http://www.tachyonix.co.jp  
info@tachyonix.co.jp